



Wydział Elektroniki  
W4/1293/2015

Wroclaw, 27.05.2015 r.

## DZIEKAN I RADA WYDZIAŁU ELEKTRONIKI POLITECHNIKI WROCLAWSKIEJ

zapraszają na

PUBLICZNĄ DYSKUSJĘ NAD ROZPRAWĄ DOKTORSKĄ

**Mgra inż. Wojciecha Kmieciaka**

w dniu **17 czerwca 2015** r. o godz. **11<sup>00</sup>** we Wrocławiu  
ul. Janiszewskiego 11/17, budynek C-4, sala nr **38-39**

Temat rozprawy:

*„Algorithms for capacity and flow assignment in survivable overlay  
multicast with dual homing architecture”*

Promotor:

**Dr hab. inż. Krzysztof Walkowiak, prof. PWR**  
Politechnika Wroclawska

Recenzenci:

**Prof. dr hab. inż. Marek Kurzyński**  
Politechnika Wroclawska

**Prof. dr hab. inż. Józef Woźniak**  
Politechnika Gdańska

*Rozprawa doktorska jest do wglądu w czytelni Biblioteki Głównej  
Politechniki Wroclawskiej, Wroclaw, Wybrzeże Wyspiańskiego 27*

ul. Janiszewskiego 11/17  
50-372 Wroclaw

T/F: +48 71 320 35 74  
+48 71 320 25 38  
+48 71 320 25 31

www.weka.pwr.edu.pl  
dziekanat\_W4@pwr.edu.pl

Dziekan  
Wydziału Elektroniki

*prof. dr hab. inż. Jan Zarzycki*